大分県ＬＳＩクラスター形成推進会議 事務局　行

FAX 097-596-7179　（ＦＡＸの場合、送付状は不要です）

E-mail oita-lsi@columbus.or.jp

（電子メールの場合、件名を「ディジタル回路設計講座参加申し込み」としてください）

**”ディジタル回路設計基礎講座（基礎編及び検証編）”**

**「ＨＤＬ記述による回路設計とFPGAでの検証」（８月２２日、２７日）参加申込書**

|  |  |  |  |
| --- | --- | --- | --- |
| **企業・機関名** | **連絡担当者** | **メールアドレス** | **電話番号** |
|  |  |  |  |

|  |  |  |  |
| --- | --- | --- | --- |
|  | **参加者氏名** | **部署名** | **役職** |
| **１** |  |  |  |
| メールアドレス： | | 他情報不要 |
| **２** |  |  |  |
| メールアドレス： | | 他情報不要 |
| **３** |  |  |  |
| メールアドレス： | | 他情報不要 |

* **申込の締切は、令和６年８月１５日（木）午前中です。**
* **参加申込が多い場合には、調整させていただくことがございます。**
* **２日間のコースです。２日間の参加が原則です。**
* **セミナーは、無料ですが、各自にて、昼食の用意を御願いします。**
* **ご記入頂いたメールアドレスにLSIクラスターから本件以外の教育に関する各種情報を送ります。**

**（情報提供不要の方は「他情報不要」に○をつけてください）**

必要事項をご記入の上、本紙をＦＡＸまたは電子メールにて返送してください。